

刺激芯片数字前端设计服务-用户需求书

说明：参与竞价的供应商需对用户需求书的所有条款进行整体响应，用户需求书条款若有一条负偏离或不响应，不推荐为成交候选人。

一、项目一览表

采购内容	数量	最高限价 (人民币 元)	交货期	交货地址
芯片后端设计 服务	1 次	18 万	中标后 60 个工作日	快递至：广东省智能科学与技术研究院，广东省珠海市横琴粤澳深度合作区环岛北路 2515 号 6 号楼 1109 楼。或者 email 交付至采购人邮箱。

1. 依据采购人的需求，在交货期前，完成数字前端代码设计工作。并协助采购人完成芯片流片工作。
2. 投标价格不得超过采购人设定的最高限价，否则视为无效标的。
3. 本项目指标如下表格所示：

序号	指标项	指标参数	交付方式
1)	交付时间	2025 年 1 月 3 日前。	电子邮件
2)	RTL 代码	1. 数字滤波器设计； 2. ADC 等模拟模块的数字控制 wrap； 3. 包括 LVDS 模式的 SPI 接口模块； 4. 其他完成芯片正常工作的逻辑代码。	.v 文件和 netlist 网表